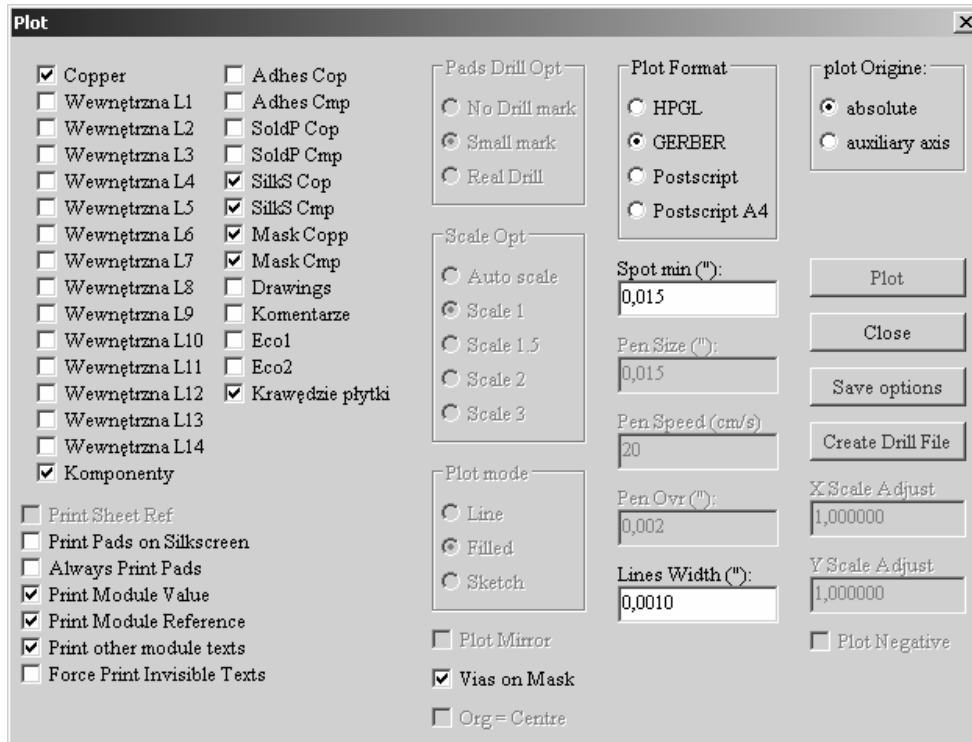
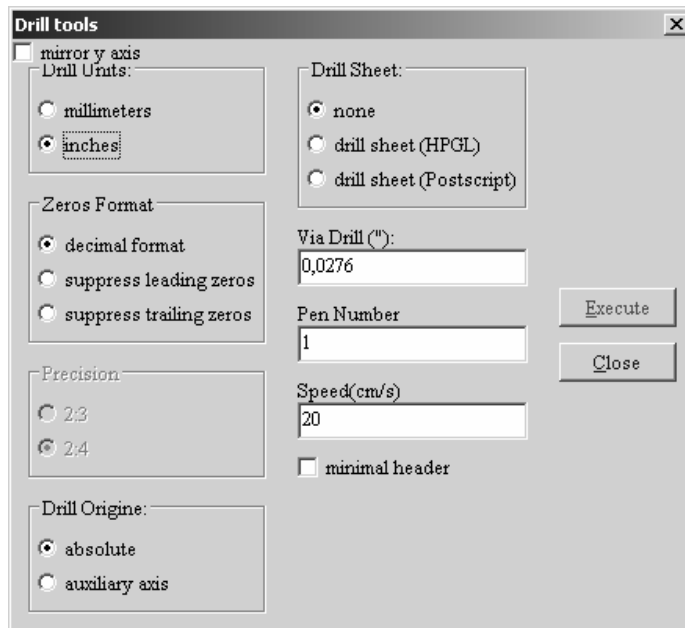


1. Otwieramy plik w programie KiCad
2. Wybieramy
  - „Files”
  - „Plot”
  - Zaznaczamy pola jak na rysunku:



UWAGA: Pole „Vias on Mask” zaznaczamy w przypadku płytek **bez metalizacji**, wówczas przelotki nie będą pokryte soldermaską.

- Klikamy „Create Drill File” i wybieramy:



- Następnie klikamy „Execute”
  - Zapisujemy plik o nazwie „wierbla.drl” w katalogu projektu.
- Następnie klikamy „Plot”

3. W katalogu projektu mamy wygenerowane pliki Gerbera i plik wierceń (rozszerzenie .PHO oraz .DRL).